

PATENT ABSTRACTS OF JAPAN

(11)Publication number : 2000-214822

(43)Date of publication of application : 04.08.2000

(51)Int.Cl.

G09G 3/288

(21)Application number : 11-014669

(71)Applicant : NEC CORP

(22)Date of filing :

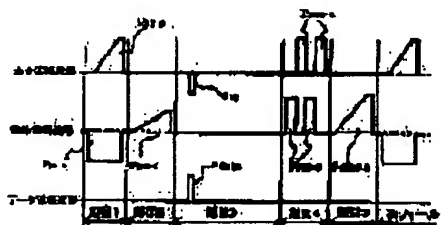
22.01.1999 (72)Inventor : ISHIZUKA
MITSUHIRO

(54) DRIVE METHOD FOR AC-TYPE PLASMA DISPLAY, AND AC-TYPE PLASMA DISPLAY

(57)Abstract:

PROBLEM TO BE SOLVED: To reduce background brightness, to improve contrast in a dark place, and to enlarge an operative voltage range by impressing a positive electrode priming pulse having a gradual rise onto a scan electrode, and impressing a charge adjusting pulse including a positive electrode having a gradual rise onto a hold electrode.

SOLUTION: A priming pulse Ppr-c of a sawtooth wave is impressed on a scan electrode in a period 1 to make a weak discharge state, and therefore priming brightness is reduced. Thus, background brightness is reduced, and contrast in a dark place is improved. Because a wall charge is formed using weak discharge with the sawtooth wave, amount of the wall charge can be controlled by gradually generating a small amount of wall charge. Because a charge-adjusting pulse Ppe-c to be impressed on a hold electrode in a period 2 is a sawtooth wave, wall charges on the scan electrode and the hold electrode can be suitably controlled, and an operative voltage range can be enlarged where selective eliminating discharge in a subsequent period 3 is operated stably.



BEST AVAILABLE COPY

LEGAL STATUS

[Date of request for examination] 25.03.1999

[Date of sending the examiner's
decision of rejection]

[Kind of final disposal of application
other than the examiner's decision
of rejection or application
converted registration]

[Date of final disposal for
application]

[Patent number] 3271598

[Date of registration] 25.01.2002

[Number of appeal against
examiner's decision of rejection]

[Date of requesting appeal against
examiner's decision of rejection]

[Date of extinction of right]

(10) 日本特許庁 (J P)

(12) 公開特許公報 (A)

(11) 特許出願公開番号

特開2000-214822

(P2000-214822A)

(43) 公開日 平成12年8月4日 (2000.8.4)

(51) Int. Cl.

G09C 3/28

識別記号

FI

G09C 3/28

サブクラス (参考)

B 5C080

審査請求 有 請求項の数 11 O L (全 20 頁)

(21) 出願番号 特願平11-14669

(22) 出願日 平成11年1月22日 (1999.1.22)

(71) 出願人 000004237

日本電気株式会社

東京都港区芝五丁目7番1号

(72) 発明者 石原 光孝

東京都港区芝五丁目7番1号 日本電気株

式会社内

(74) 代理人 100097113

弁護士 堀 誠之

Pターム (参考) G0300 A405 B005 D001 D003 D220

F012 G012 H002 H004 H006

H007 J102 J103 J104 J105

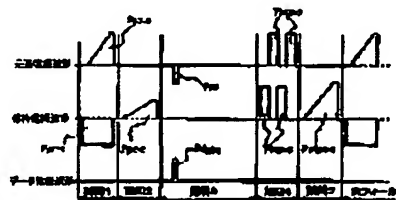
J108

(54) [発明の名称] AC型プラズマディスプレイの駆動方法及びAC型プラズマディスプレイ

(57) [要約]

【課題】 本発明は、背景輝度が低く暗所コントラストが良好であり、動作電圧範囲の広いAC型プラズマディスプレイの駆動方法及びAC型プラズマディスプレイを提供することを課題とする。

【解決手段】 走査電極に印加されるブライミングパルスを緩やかな立ち上がりの正極性の波形または維持電極に印加されるブライミングパルスを緩やかな立ち下がりの負極性の波形とし、維持電極パルスを維持電極に緩やかな立ち上がりの正極性の消去パルスとして印加または走査電極に緩やかな立ち下がりの負極性の消去パルスとして印加し、走査電極に印加される負極性の走査パルスとデータ電極に印加される正極性のデータパルスとによって選択されたセルの発光電荷の消去を行い、走査電極に緩やかな立ち上がりの正極性の消去パルスを印加または維持電極に緩やかな立ち下がりの負極性の消去パルスを印加する。



JP,2000-214822,A

●STANDARD ○ZOOM-UP ROTATION No Rotation

PREVIOUS PAGE

NEXT PAGE

[DETAIL]